Fig 9. A complete data transfer

```
                    ┌─────────────────────────┐
                    │    Generate I2C start    │
                    └─────────────────────────┘
                                 │
                                 ▼
        ┌───────────────────────────────────────────┐
        │   Send Slave addres + write operation       │
        └───────────────────────────────────────────┘
                                 │
                                 ▼
        ┌───────────────────────────────────────────┐
        │        Get ACK/NACK from Slave              │
        └───────────────────────────────────────────┘
                                 │
                                 ▼
                            ◇ ACK ◇ ── no ──▶ ┌────────────────────┐
                                              │  Generate I2C Stop  │
                            │ yes             └────────────────────┘
                            ▼
                    ┌─────────────────┐
                    │      Data        │
                    └─────────────────┘
                            │
                            ▼
                    ┌─────────────────┐
                    │ Get ACK/NACK     │
                    │ from Slave       │
                    └─────────────────┘
                            │
                            ▼
              no ◀── ◇ ACK ◇
                            │ yes
                            ▼
                    ┌─────────────────┐
                    │      Data        │
                    └─────────────────┘
                            │
                            ▼
                    ┌─────────────────┐
                    │ Get ACK/NACK     │
                    │ from Slave       │
                    └─────────────────┘
                            │
                            ▼
              no ◀── ◇ ACK ◇ ── yes
```